明 細 書

多層積層回路基板

5 技術分野

本発明は、半導体技術分野における多層積層回路基板に関し、詳しくは電磁気的な特性を有するシートを積層してコイル及びコアを形成した積層トランスを内蔵したものに関する。

10 背景技術

20

25

近年、電子機器の小型化の急速な進展に伴い、軽く小さく、しかも薄い積層トランスが注目されている。図13は、従来の積層トランスを示す分解斜視図である。図14は、積層後の図13における XIV-XIV 線 縦断面図である。以下、これらの図面に基づき説明する。

15 従来の積層トランス80は、一次巻線81a,81cが形成された一次巻線用の磁性シート82b,82dと、二次巻線81b,81dが形成された二次巻線用の磁性シート82c,82eと、磁性シート82b~82eを挟持する磁性シート82a,82gとを備えたものである。

また、磁性シート82eと磁性シート82gとの間には、磁気飽和特性を改善するための磁性シート82fが介挿されている。磁性シート82a~82eには、一次巻線81a,81cを接続するスルーホール90,91,92及び二次巻線81b,81dを接続するスルーホール93,94,95が設けられている。磁性シート82aの下面には、一次巻線用の外部電極96,97及び二次巻線用の外部電極98,99が設けられている。スルーホール90~96内には導電体が充填されている。

なお、図13及び図14は概略図であるので、厳密に言えば一次巻線81a,81c及び二次巻線81b,81dの巻数やスルーホール90~96の位置が、図13と図14とで対応していない。

磁性シート82a~82gが積層トランス80のコアとなっている。

積層トランス80の一次側では、外部電極96→スルーホール92→一次巻線81c→スルーホール91→一次巻線81a→スルーホール90→外部電極97、の順又はこの逆の順で電流が流れる。一方、積層トランス80の二次側では、外部電極99→スルーホール95→二次巻線81d→スルーホール94→二次巻線81b→スルーホール93→外部電極98、の順又はこの逆の順で電流が流れる。一次巻線81a,81cを流れる電流は、磁性シート82a~82gに磁束85(図14)を発生させる。その磁束85は、巻数比に応じた起電力を二次巻線81b,81dに発生させる。このようにして、積層トランス80が動作する。

ここで、一次巻線81a,81cの自己インダクタンスをL1、二次 巻線81b,81dの自己インダクタンスをL2、一次巻線81a,8 1cと二次巻線81b,81dとの相互インダクタンスをMとすると、 電磁結合係数kは次式で定義される。

15 $k = |M| / \sqrt{(L1 \cdot L2)} \qquad (k \le 1)$

電磁結合係数 k は、トランス性能の指標の一つであり、大きいほど洩れ磁束(洩れインダクタンス)が少ないので電力変換効率が高い。

[解決すべき課題]

10

20 積層トランス80は、例えば個別部品として、プリント配線板に実装されていた。しかしながら、このような従来技術では、電子機器の更なる小型化の要求に、応えることが難しくなりつつある。

また、積層トランス80では、一次巻線81a,81cと二次巻線8 1b,81dとの間が磁性体層(磁性シート82c~82e)であるこ 25 とにより、洩れ磁束86(図14)が発生するので、十分な電磁結合係 数kを得られなかった。この問題を解決するために、スクリーン印刷又 はペースト塗布によって一次巻線81a,81c上及び二次巻線81b, 81d上に誘電体層(図示せず)を設け、この誘電体層から拡散する物 質によって磁性体層の透磁率を小さくする技術(以下「従来の積層トラ

ンス」という。)が考えられる。

しかしながら、この従来の積層トランスでは、一次巻線81a,81 c上及び二次巻線81b,81d上に塗布された誘電体ペーストに、一 次巻線81a,81c及び二次巻線81b,81dから導電性物質(例 えばAg粒子)が拡散することにより、一次巻線81a同士、一次巻線 81c同士、二次巻線81b同士、及び二次巻線81d同士の絶縁性が 低下するおそれがあった。ペーストは、例えば有機溶媒などによって液 体状になっているので、物質が拡散しやすいためである。

また、誘電体層を設けて洩れ磁束を減らしたとしても、一次巻線81 a,81 cと二次巻線81b,81dとの間隔が「磁性体層+誘電体層」 になって広くなる。このことは、その間隔に洩れ磁束が入り込みやすく なるので、逆に電磁結合係数kを小さくする方向に作用する。したがっ て、従来の積層トランスでは、電磁結合係数kを大きくすることが極め て困難であった。

15

20

10

〔発明の 目的〕

そこで、本発明の主な目的は、積層トランスの軽く小さく薄いという 利点を十分に生かすことにより、電子機器の更なる小型化を実現する技 術を提供することにある。また、本発明の他の目的は、巻線相互の絶縁 性を維持したまま電磁結合係数を増大できる積層トランスを提供する ことにある。

発明の開 示

本発明に係る多層積層回路基板は、磁性シートと一次巻線及び二次巻線と非磁性体からなる誘電シートとを積層してなる積層トランスを内蔵するとともに、回路パターンが形成された配線シートを備えたものである)。また、好ましい実施形態では、配線シートは積層トランスの上又は下に積層された、又は配線シートの一部に積層トランスが設けられた、としてもよい。更に、積層部品が形成された積層部品シートを更に

備えた、又は厚膜及びチップ受動素子並びにチップ能動素子が表面に実装された、としてもよい。このとき、厚膜若しくはチップ受動素子又はチップ能動素子が表面に実装された、としてもよい。なお、ここでいう「非磁性体」とは、少なくとも磁性シートよりも小さい透磁率を有する物質という意味である。「誘電シート」とは、少なくとも磁性シートよりも大きい抵抗率を有するシートという意味であり、誘電体シート又は絶縁シートと呼んでもよい。

5

10

15

20

25

従来技術では、積層トランスを個別部品としてプリント配線板に実装していたが、積層トランスのパッケージを小型にすることも、積層トランスと他の部品との配線を縮小することも限界に達していた。そこで、本発明では、積層トランスを多層積層回路基板に内蔵させることにした。その結果、多層積層回路基板をパッケージングするので、積層トランスのパッケージが省略される。しかも、積層方向に配線できることから、配線の占有面積が減少するので、積層トランスと他の部品との配線も最小限になる。

本発明の好ましい実施形態における多層積層回路基板に内蔵された 積層トランスは、次の積層体を備えたものである。その積層体は、第一の磁性シートと、この第一の磁性シート上に積層されるとともに中央に 貫通孔が形成された非磁性体からなる第一の誘電シートと、この第一の 誘電 シート上の貫通孔の周囲に位置するとともに一次巻線及び二次巻線の どちらか一方又は両方からなる第一の巻線と、この第一の巻線上に 積層 されるとともに第一の誘電シートの周縁及び貫通孔で第一の磁性シートに接する第二の磁性シートと、この第二の磁性シート上に積層される とともに中央に貫通孔が形成された非磁性体からなる第二の誘電シートと、この第二の誘電シート上の貫通孔の周囲に位置するとともに 一次 巻線及び二次巻線のどちらか他方又は両方からなる第二の巻線と、この第二の巻線上に積層されるとともに第二の誘電シートの周縁及び 貫通 孔で第二の磁性シートに接する第三の磁性シートとを含んでなる。また、望ましくは、この積層体が更に複数積層され、上端を除く第三の

磁性シートがその上の積層体で第一の磁性シートとして兼用され、複数 の一次巻線同士及び複数の二次巻線同士をそれぞれ接続するスルーホ ールが磁性シート及び誘電シートに設けられた、としてもよい。

誘電シートは、巻線上に誘電体ペーストを塗布して形成された誘電体層に比べて、次の利点を有する。①. 固形のシート状であるので、すなわちペースト状ではないので、巻線の有無に関係なく膜厚が均一になる。そのため、巻線の有る部分でも、十分な膜厚を確保できる。②. ペースト状ではないので、巻線からの拡散物質は極めて少ない。そのため、一次巻線同士及び二次巻線同士の絶縁性を劣化させることがない。

5

15

20

25

10 また、望ましくは、誘電シートの中央に貫通孔を設け、誘電シートの大きさを磁性シートよりも小さくしている。これにより、誘電シートを一対の磁性シートで挟持すると、誘電シートの中央及び周縁で磁性シート同士が接するので、磁性シートのコアが形成される。一次巻線と二次巻線との間には、誘電シートが介在しているので、絶縁性にも優れる。

本発明の好ましい実施形態における多層積層回路基板に内蔵された積層トランスは、中央に貫通孔が形成された非磁性体からなる誘電シートと、この誘電シートの一方の面上かつ貫通孔の周囲に位置するとともに一次巻線及び二次巻線のどちらか一方又は両方からなる第一の巻線と、誘電シートの他方の面上かつ貫通孔の周囲に位置するとともに一次巻線及び二次巻線のどちらか他方又は両方からなる第二の巻線と、誘電シート、第一の巻線及び第二の巻線を挟持するとともに誘電シートの周縁及び貫通孔で互いに接する一対の磁性シートとを備えたものである。

望ましくは、誘電シートは一枚でも積層した複数枚でもよい。一次巻線と二次巻線とが誘電シートを挟んで対向していれば、誘電シートの一方の面に一次巻線と二次巻線とを交互に配置し、他方の面に一次巻線とこ次巻線とを交互に配置してもよい。誘電シートが複数枚である場合は、これらの誘電シートを挟んで一次巻線及び二次巻線を複数本設けることができる。このとき、これらの一次巻線同士及び二次巻線同士をそれぞれ接続するスルーホールを、誘電シートに設けてもよい。

従来の積層トランスでは、一次巻線と二次巻線との間が磁性体層になっているため、この磁性体層に洩れ磁束が発生することにより、電磁結合係数が小さくなっていた。そこで、本発明における積層トランスでは、まず一次巻線と二次巻線との間を非磁性体層(誘電シート)とした。これだけではコアを形成できないので、誘電シートの中央に貫通孔を設けて、この貫通孔と誘電シートの周縁とで一対の磁性シートを接触させることにより、コアを形成した。したがって、本発明における積層トランスでは、一次巻線と二次巻線との間が非磁性体層(誘電シート)であるので、洩れ磁束を抑制できる。しかも、従来の積層トランスと異なり、一次巻線上及び二次巻線上に誘電体ペーストを塗布して誘電体層を形成する必要がないので、一次巻線同士及び二次巻線同士の絶縁性が劣化することもなく、一次巻線と二次巻線との間隔も広がらない。

5

10

15

20

25

また、好ましい実施形態では、誘電シートの周縁に収められた磁性枠と、貫通孔に収められた磁心とを更に備え、一対の磁性シートが誘電シートを挟持するとともに磁性枠及び磁心を介して互いに接する、としてもよい。この場合も、誘電シートは、一枚でも複数枚(積層)でもよい。誘電シートが複数枚であるときは、これらの誘電シートを挟んで一次巻線及び二次巻線が複数本設けられる。このとき、これらの一次巻線同士及び二次巻線同士をそれぞれ接続するスルーホールを、誘電シートに設けてもよい。

望ましくは、第一の磁性シートと第二の磁性シートとの間に、誘電シートが挟まれており、また、誘電シートの両面には、それぞれ一次巻線と二次巻線とが位置している。そして、誘電シートの周縁には磁性枠が収まり、誘電シートの中央の貫通孔には磁心が収まっている。そのため、一対の磁性シートは、誘電シートの周縁及び中央での窪みが少ない。したがって、一対の磁性シートをあまり屈曲させなくてもよいので、製造が容易である。しかも、磁路の断面積を十分にとれるので、磁気飽和特性も向上する。この作用は、誘電シートの積層枚数が多い程、顕著に現われる。

特に、磁性枠の厚み(複数枚ならば総和)と磁心の厚み(複数枚ならば総和)と誘電シートの厚み(複数枚ならば総和)とを一致させると、極めて平坦な積層トランスが得られる。したがって、積層トランスの上に配線シートを積層しても、配線シートの歪みが抑えられるので、配線シートの信頼性が向上する。

5

10

15

20

25

また、好ましい実施形態では、磁性枠及び磁心が支持部を介して互い に連結 された磁性シートからなる、としてもよい。この場合は、磁性枠 及び磁 心を同時に形成でき、しかも積層時の位置合わせも同時にできる。

本発明の好ましい実施形態における多層積層回路基板に内蔵された積層トランスは、中央及び周縁を磁性パターンとし中央及び周縁以外の部分を非磁性体からなる誘電パターンとした混成シートと、誘電パターンの一方の面上かつ中央の周囲に位置するとともに一次巻線及び二次巻線のどちらか一方又は両方からなる第一の巻線と、誘電パターンの他方の面上かつ中央の周囲に位置するとともに一次巻線及び二次巻線のどちらか他方又は両方からなる第二の巻線と、混成シート、第一の巻線及び第二の巻線を挟持するとともに磁性パターンを介して互いに接する一対の磁性シートとを備えたものである。

望ましくは、混成シートは一枚でも積層した複数枚でもよい。一次巻線と二次巻線とが混成シートの誘電パターンを挟んで対向していれば、混成シートの一方の面に一次巻線と二次巻線とを交互に配置し、他方の面に一次巻線と二次巻線とを交互に配置してもよい。混成シートが複数枚である場合は、これらの混成シートを挟んで一次巻線及び二次巻線を複数本設けることができる。このとき、これらの一次巻線同士及び二次巻線同士をそれぞれ接続するスルーホールを、混成シートに設けてもよい。

従来の積層トランスでは、一次巻線と二次巻線との間が磁性体層になっているため、この磁性体層に洩れ磁束が発生することにより、電磁結合係数が小さくなっていた。そこで、本発明における積層トランスでは、まず一次巻線と二次巻線との間を非磁性体層(誘電パターン)とした。

これだけではコアを形成できないので、混成シートの中央及び周縁を磁性パターンとし、この磁性パターンで一対の磁性シートを接触させることにより、コアを形成した。したがって、本発明における積層トランスでは、一次巻線と二次巻線との間が非磁性体層(誘電パターン)であるので、洩れ磁束を抑制できる。しかも、従来の積層トランスと異なり、一次巻線上及び二次巻線上に誘電体ペーストを塗布して誘電体層を形成する必要がないので、一次巻線同士及び二次巻線同士の絶縁性が劣化することもなく、一次巻線と二次巻線との間隔も広がらない。

また、好ましい実施形態では、前述の混成シートを第一の巻線又は第 10 二の巻線と磁性シートとの間に介挿してもよい。この混成シートは、一 次巻線又は二次巻線の絶縁性を高める働きをする。

好ましい実施形態では、混成シートは、磁性パターンの膜厚と誘電パターンの膜厚とが等しい、としてもよい。この場合は、混成シートの膜厚がどこでも一定になるので、混成シートを挟持する一対の磁性シートも平坦になる。したがって、積層トランスの上に配線シートを積層しても、配線シートの歪みが抑えられるので、配線シートの信頼性が向上する。

15

20

本発明に係る多層積層回路基板によれば、積層トランスを内蔵することにより、 積層トランスのパッケージを省略できるとともに、積層トランスと他の 部品との配線も最小限にできる。したがって、積層トランスの軽く小さく薄いという利点を十分に生かすことができるので、電子機器の更なる 小型化を実現できる。

本発明の好ましい実施形態における多層積層回路基板における積層トランスによれば、誘電シート上に巻線を配置したことにより、巻線の 7 有る部分でも、誘電体層の膜厚を十分に確保できる。しかも、誘電シートは固形であってペースト状ではないので、巻線から誘電シートへの拡散物質が極めて少ないため、一次巻線同士及び二次巻線同士の絶縁性を 劣化させる こともない。したがって、巻線相互の絶縁性を大幅に向上させることができる。しかも、中央に貫通孔を設けた誘電シートを一対の

磁性シートで挟持することにより、誘電シートの中央及び周縁で磁性シート同士が接するので、磁性シートからなるコアを単純な構成かつ簡単な方法で形成できる。

本発明の好ましい実施形態における多層積層回路基板における積層 トランスによれば、一次巻線と二次巻線との間を誘電シートとし、誘電シートの中央に貫通孔を設けて、この貫通孔と誘電シートの周縁とで一対の磁性シートを接触させてコアを形成したことにより、一次巻線と二次巻線との間が非磁性体層である積層トランスを実現できたので、洩れ磁束を抑制できる。しかも、従来の積層トランスと異なり、一次巻線上 及び二次巻線上に誘電体ペーストを塗布して誘電体層を形成する必要がないので、一次巻線同士及び二次巻線同士の絶縁性が劣化することもなく、一次巻線と二次巻線との間隔も広がらない。したがって、巻線相互の絶縁性を維持したまま電磁結合係数を増大できる。更に、従来の磁性シートに代わって誘電シートが介在することによって、一次巻線と二次巻線との絶縁性も向上できる。

本発明の好ましい実施形態における多層積層回路基板における積層トランスによれば、これに加え、誘電シートを挟持する一対の磁性シートが誘電シートの周縁及び貫通孔で互いに接することにより、磁性シート自体が磁心及び磁性枠として機能するので、部品点数を削減できる。本発明の好ましい実施形態における多層積層回路基板における積層トランスによれば、誘電シートの周縁に磁性枠が収められ、誘電シートの中央の貫通孔に磁心が収められ、これらを一対の磁性シートが挟持していることにより、誘電シートの周縁及び中央での磁性シートの屈曲を低減できる。したがって、磁性シートをあまり又は全く屈曲させなくてもよいので、製造を容易化できる。しかも、磁路の断面積を十分にとれるので、磁気飽和特性も向上できる。

20

25

本発 明の好ましい実施形態における多層積層回路基板における積層 トランスによれば、磁性枠及び磁心が支持部を介して連結された磁性シ ートからなるので、磁性枠及び磁心を同時に形成でき、しかも積層時の

位置合わせも同時にできるので、製造を容易化できる。

本発明の好ましい実施形態における多層積層回路基板における積層トランスによれば、一次巻線と二次巻線との間を混成シートの誘電パターンとし、混成シートの中央及び周縁を磁性パターンとし、この磁性パターンで一対の磁性シートを接触させてコアを形成したことにより、一次巻線と二次巻線との間が非磁性体層である積層トランスを実現できたので、洩れ磁束を抑制できる。しかも、従来の積層トランスと異なり、一次巻線上及び二次巻線上に誘電体ペーストを塗布して誘電体層を形成する必要がないので、一次巻線同士及び二次巻線同士の絶縁性が劣化することもなく、一次巻線と二次巻線との間隔も広がらない。したがって、巻線相互の絶縁性を維持したまま電磁結合係数を増大できる。更に、従来の磁性シートに代わって誘電パターンが介在することによって、一次巻線と二次巻線との絶縁性も向上できる。

また、誘電パターンと磁性パターンとの両方が一枚の混成シートに形成されていることにより、誘電体のみからなる誘電シートと磁性体のみからなる磁性シートとを積層して同じ構造を形成する場合に比べて、シート枚数を少なくできるとともに、積層方法も簡略化できる。

本発明の好ましい実施形態における多層積層回路基板における積層トランスによれば、これに加え、前述の混成シートと同じものを一次巻線又は二次巻線と磁性シートとの間に介挿することにより、一次巻線又は二次巻線を電気的に保護できるので、絶縁性を向上できる。

本発明の好ましい実施形態における多層積層回路基板における積層トランスによれば、磁性パターンの膜厚と誘電パターンの膜厚とが等しいことにより、混成シートの膜厚がどこでも一定になるので、混成シートを挟持する一対の磁性シートを平坦にできる。したがって、磁性シート上に回路パターン等を精度よく形成できる。

図面の簡単な説明

5

10

15

20

25

図1は、本発明に係る多層積層回路基板の第一実施形態を示す分解斜

視図であり、図2は、積層後の図1におけるII-II 線縦断面図である。

図3は、本発明に係る多層積層回路基板の第二実施形態を示す部分 断面図であり、図4は、図1の多層積層回路基板の製造方法を示す工程 図である。

図5は、本発明に係る多層積層回路基板の第三実施形態を示す分解 斜視図であり、図6は、積層後の図5における VII-VII 線縦断面図で ある。

図7は、本発明に係る多層積層回路基板の第四実施形態を示す分解 斜視図であり、図8は、積層後の図7におけるVIII-VIII線縦断面図で ある。

図9は、本発明に係る多層積層回路基板の第五実施形態を示す分解 斜視図であり、図10は、積層後の図9におけるX-X線縦断面図であ る。

図1 1 は、本発明に係る多層積層回路基板の第六実施形態を示す分 15 解斜視図であり、図1 2 は、積層後の図1 1 における XII-XII 線縦断 面図である。

図13は、従来の積層トランスを示す分解斜視図であり、図14は、 積層後の図13における XIV-XIV 線縦断面図である。

20 発明を実施するための最良の形態

5

10

図1は、本発明に係る多層積層回路基板の第一実施形態を示す分解斜視図である。図2は、積層後の図1における II-II 線縦断面図である。以下、これらの図面に基づき説明する。

本実施形態の多層積層回路基板10Aは、積層トランス10と、積層25 部品が形成された積層部品シート30と、回路パターンが形成された配線シート50とが、この順に積層されたものである。多層積層回路基板10Aでは、積層トランス10を内蔵することにより、積層トランス10のパッケージが省略されるとともに、積層トランス10と他の部品との配線も最小限になっている。その理由は、多層積層回路基板10A全

体をパッケージングするので、積層トランス10のパッケージが不要となるためである。及び、積層方向に配線できることから、配線の占有面積が減少するので、積層トランス10と他の部品との配線も最小限になるからである。また、積層トランス10は、後述する第三実施形態のように、配線シートの一部に設けてもよい。

5

積層トランス10は積層体15aを備えたものである。積層体15aは、磁性シート11aと、磁性シート11a上に積層されるとともに中央に貫通孔12aが形成された非磁性体からなる一次巻線用の誘電シート13aと、誘電シート13a上の貫通孔12aの周囲に位置する一次巻線14aと、一次巻線14a上に積層されるとともに誘電シート13aの周縁及び貫通孔12aで磁性シート11aに接する磁性シート11bと、磁性シート11b上に積層されるとともに中央に貫通孔12bが形成された非磁性体からなる二次巻線形成用の誘電シート13bと、誘電シート13b上の貫通孔12bの周囲に位置する二次巻線14bと、二次巻線14b上に積層されるとともに誘電シート13bの周線及び貫通孔12bで磁性シート11bに接する磁性シート11cとからなる。

また、磁性シート11a,11b及び誘電シート13a,13bには、 一次巻線14aを接続するスルーホール15,16及び二次巻線14b 20 を接続するスルーホール17,18が設けられている。配線シート50 の上面には、一次巻線用の外部電極19,20及び二次巻線用の外部電 極21,22が設けられている。スルーホール15~18内には導電体 が充填されている。磁性シート11a~11cは、積層トランス10の コアとなっている。

25 積層部 品シート 3 0 は、二次巻線 1 4 b で高周波ノイズを遮断するためのローパスフィルタを例示したものである。つまり、積層部品シート3 0 は、積層トランス 1 0 との電気的及び磁気的絶縁性を高めるための誘電シート 1 3 c と、磁性シート 1 1 d, 1 1 e 及びコイル巻線 3 1 からなる積層インダクタ 3 2 と、高誘電率の誘電シート 1 3 d 及び平行平

板電極3 3 a, 3 3 b からなる積層コンデンサ3 4 とを備えている。コイル巻線 3 1 に流れる電流は、磁性シート1 1 d, 1 1 e に磁束 3 5 (図2)を発生させる。平行平板電極3 3 a, 3 3 b 間に印加される電圧は、平行平板電極3 3 a, 3 3 b に電荷を蓄積させる。

5 配線シート50は、絶縁基板としての誘電シート13eの上面に、積層トランス10の外部電極19~22、配線ライン51、部品ランド52、積層抵抗器53等が形成されたものである。部品ランド52には、チップ部品54(図2)等が実装される。

なお、図1及び図2は概略図であるので、厳密に言えば一次巻線14 10 a、二次巻線14b及びコイル巻線31の巻数や位置、並びに配線ライン51、部品ランド52、積層抵抗器53等の位置が、図1と図2とで対応していない。また、図2では、膜厚方向(上下方向)を幅方向(左右方向)よりも拡大して示している。

積層トランス10の一次側では、外部電極19→スルーホール15→ 一次巻線14a→スルーホール16→外部電極20、の順又はこの逆の順で電流が流れる。一方、積層トランス10の二次側では、外部電極2 1→スルーホール17→二次巻線14b→スルーホール18→コイル巻線31→スルーホール23→外部電極22、の順又はこの逆の順で電流が流れる。一次巻線14aを流れる電流は、磁性シート11a~11 cに磁束24(図2)を発生させる。その磁束24は、巻数比に応じた起電力を二次巻線14bに発生させる。このようにして、積層トランス10が動作する。なお、磁束24は、誘電シート13cが介在しているので、磁束35と干渉することがない。

また、誘電シート13a~13bは、一次巻線14a及び二次巻線1 25 4bの絶縁性を高めている。主に、誘電シート13aは外部と一次巻線 14aとの間、誘電シート13bは一次巻線14aと二次巻線14bと の間、それぞれの絶縁性を高めている。

積層トランス10では、誘電シート13a上に一次巻線14aが配置 され、誘電シート13b上に二次巻線14bが配置されている。誘電シ

ート 1 3 a, 1 3 b は、巻線上に誘電体ペーストを塗布して直接形成された誘電体層に比べて、次の利点を有する。①. 固形のシート状であるので、すなわちペースト状ではないので、巻線の有無に関係なく膜厚が均一になる。そのため、巻線の有る部分でも、十分な膜厚を確保できる。

便宜上、図2では、一次巻線14a及び二次巻線14bの下の誘電シート13a,13bを窪ませて示している。しかし、実際には、図3に示すように、誘電シート13a,13bの膜厚は巻線の有無に関係なく均一になる。②.ペースト状ではないので、一次巻線14a及び二次巻線14bからの拡散物質は極めて少ない。そのため、一次巻線14a同士及び二次巻線14b同士の絶縁性を劣化させることがない。

10

15

なお、誘電シート13a上に一次巻線14a及び二次巻線14bの両方を形成することにより、磁性シート11c及び誘電シート13bを省略することもできる。また、二次巻線14bと外部との間の絶縁性を高めるために、誘電シート13bと磁性シート11cとの間に、誘電シートを介挿してもよい。

図3は、本発明に係る多層積層回路基板の第二実施形態を示す部分断面図である。以下、この図面に基づき説明する。ただし、図1及び図2と同じ部分は同じ符号を付すことにより説明を省略する。

本実施形態の多層積層回路基板における積層トランス60は、積層体 15 a の上に更に積層体15 b, …が積層されている。磁性シート11 cは、積層体15 a, 15 b の両方で兼用されている。積層体15 b は、積層体15 a と同じように、磁性シート11 c, 11 f, 11 g、誘電シート13 f, 13 g、一次巻線14 c 及び二次巻線14 d を備えている。また、図示しないが、一次巻線14 a, 14 c, …同士及び二次巻 線14 b, 14 d, …同士をそれぞれ接続するスルーホールが、磁性シート11 a, …及び誘電シート13 a, …に設けられている。

誘電シート13a,…は、一次巻線14a,14c及び二次巻線14b,14dの絶縁性を高めている。主に、誘電シート13aは外部と一次巻線14aとの間、誘電シート13bは一次巻線14aと二次巻線1

4 b との間、誘電シート13 f は二次巻線14 b と一次巻線14 c との間、誘電シート13 g は一次巻線14 c と二次巻線14 d との間、それぞれの絶縁性を高めている。本実施形態における積層トランス60 b、第一実施形態における積層トランス10と同様の作用及び効果を奏する。

5

10

ここで、各構成要素の実際の寸法を例示する。磁性シート11a, …は、膜厚が 80μ m、幅が8mm、奥行きが6mmである。誘電シート13a, …は、膜厚が 40μ m、幅が7mm、奥行きが5mmである。一次巻線14a, …及び二次巻線14b, …は、膜厚が 12μ m、線幅が 200μ m、線間が 150μ mである。積層トランス10, 60を構成するシートの積層枚数は、 $10\sim50$ 枚程度が実用的である。

図4は、図1の多層積層回路基板の製造方法を示す工程図である。以下、図1及び図4に基づき説明する。

まず、磁性体スラリーを作成する(工程61)。磁性材料は例えばNi-Cu-Zn系である。続いて、ドクターブレード法を用いてPET (polyethylene terephthalate) フィルム上に磁性体スラリーを載置することにより、磁性体シートを成形する(工程62)。続いて、この磁性体シートを切断することにより、磁性シート11a~11eを得る(工程63)。同様に、低誘電率及び高誘電率の非磁性体スラリーを別々に作成する(工程64)。続いて、ドクターブレード法を用いてPETフィルム上に非磁性体スラリーを載置することにより、非磁性体シートを成形する(工程65)。続いて、この非磁性体シートを切断することにより、誘電シート13c~13eは低誘電率とし、誘電シート13dは高誘電率とする。

25 別途、低誘電率の非磁性体ペースト (ガラスペースト)を作成する (工程 67)。 続いて、スクリーン印刷法を用いて非磁性体ペーストをPE Tフィルム上に載置することにより、誘電シート13a, 13bを作成する (工程 68)。 続いて、誘電シート13a~13e及び磁性シート11a~11eに対し、プレス等によりスルーホール15, …を形成す

る(工程69)。続いて、誘電シート13eにのみ抵抗体ペーストをスクリーン印刷することにより、積層抵抗器53を形成する(工程70)。 続いて、Ag系導電ペーストをスクリーン印刷することにより、一次巻線14a及び二次巻線14b、コイル巻線31、配線ライン51、部品ランド52等を形成するとともに、スルーホール15,…に導電体を充填する(工程71)。

5

10

20

続いて、工程 71 で得られた磁性シート $11a\sim11$ e 及び誘電シート $13a\sim13$ e を PETフィルムから剥がして積層し、これらを静水圧プレスを用いて密着させて多層積層回路基板 10 A とする(工程 72)。 続いて、この多層積層回路基板 10 A を所定の大きさに切断する(工程 73)。 最後に、 900 で前後で同時焼成を行う(工程 74)。

なお、後述する各実施形態における多層積層回路基板の製造方法も、本実施形態に準ずる。したがって、後述する実施形態では、製造方法の説明を省略する。

15 図 5 は、本発明に係る多層積層回路基板の第三実施形態を示す分解斜 視図 である。図 6 は、積層後の図 5 における VI-VI 線縦断面図である。 以下、これらの図面に基づき説明する。

本実施形態の多層積層回路基板100は、回路パターンが形成された配線シート101上に、積層トランス110が積層されたものである。多層積層回路基板100では、積層トランス110を内蔵することにより、積層トランス110のパッケージが省略されるとともに、積層トランス110と他の部品との配線も最小限になっている。なお、配線シート101は、前述した第一実施形態のように、積層トランス110の上に積層してもよい。

25 配線シート101は、多数の誘電シート102a, 102b, 102 c, …が積層されたものである。最上層の誘電シート102aの上面に は、積層トランス110の外部電極122~125、配線ライン103、 部品ランド104、積層抵抗器105等が形成されている。部品ランド 104には、チップ部品106(図6)等が実装される。内部の誘電シ

ート102b, 102c, …(図6)には、配線ライン107、スルーホール108、積層抵抗器109等が形成されている。なお、配線シート101には、図示しない積層コンデンサや積層インダクタが形成されている。

5 積層トランス110は、中央に貫通孔111aが形成され貫通孔111 aの周囲に一次巻線112が形成された非磁性体からなる一次巻線用の誘電シート113と、誘電シート113に積層されるとともに中央に貫通孔111bが形成され貫通孔111bの周囲に二次巻線114が形成された非磁性体からなる二次巻線用の誘電シート115と、誘電シート113,115の周縁及び貫通孔111a,111bで互いに接する磁性シート116,117とを備えている。

また、誘電シート113,114及び磁性シート116には、一次巻線112を接続するスルーホール118,119、及び二次巻線114を接続するスルーホール120,121が設けられている。磁性シート116の下面には、一次巻線用の外部電極122,123及び二次巻線用の外部電極124,125が設けられている。スルーホール118~121内には導電体が充填されている。磁性シート116,117が積層トランス110のコアとなっている。

20 なお、図5及び図6は概略図であるので、厳密に言えば一次巻線11 2及び二次巻線114の巻数及び位置、並びにスルーホール118~1 21、配線ライン103、部品ランド104、積層抵抗器105等の位 置が、図5と図6とで対応していない。また、図6では、膜厚方向(上 下方向)を幅方向(左右方向)よりも拡大して示している。

25 積層トランス110の一次側では、外部電極122→スルーホール1 18→一次巻線112→スルーホール119→外部電極123、の順又 はこの逆の順で電流が流れる。一方、積層トランス110の二次側では、 外部電極124→スルーホール120→二次巻線114→スルーホー ル121→外部電極125、の順又はこの逆の順で電流が流れる。一次

巻線 112を流れる電流は、磁性シート116,117に磁束126(図6)を発生させる。その磁束126は、巻数比に応じた起電力を二次巻線114に発生させる。このようにして、積層トランス110が動作する。

5 積層トランス110では、一次巻線112と二次巻線114との間が 非磁性体層(誘電シート115)であることにより、洩れ磁束を抑制で きる。しかも、従来の積層トランスと異なり、一次巻線112及び二次 巻線114上に誘電体ペーストを塗布して誘電体層を形成する必要が ないので、一次巻線112同士及び二次巻線114同士の絶縁性が劣化 することもなく、一次巻線112と二次巻線114との間隔も広がらな い。したがって、巻線相互の絶縁性を維持したまま電磁結合係数 k を増 大できる。これに加え、誘電シート115が介在することによって、一 次巻線112と二次巻線114との絶縁性も高まる。

本実施形態における積層トランス110は、誘電シート113,114の積層枚数が少ない場合に好適である。なぜなら、誘電シート113,114の積層枚数が少ないと、磁性シート116,117の屈曲部での曲率が小さくなるので、製造が容易であるとともに、中央及び周縁での磁性体層の厚みも十分に得られるからである。

15

なお、誘電シート115の両面に一次巻線112及び二次巻線114 をそれぞれ形成することにより、誘電シート113を省略することもできる。二次巻線114は、誘電シート115上ではなく、磁性シート1 17上に形成してもよい。二次巻線114と磁性シート117との間に、二次巻線112の絶縁性を高める誘電シートを介挿してもよい。誘電シートを複数枚積層した場合には、ところどころに磁性シートを介挿してもよい。また、各構成要素の寸法は、後述する第四実施形態に準ずる。図7は、本発明に係る多層積層回路基板の第四実施形態を示す分解斜視図である。図8は、積層後の図7におけるVIIIーVIII線縦断面図である。以下、これらの図面に基づき説明する。

本実施形態の多層積層回路基板は、積層トランス130を除き、第一

及び第三実施形態と同じである。したがって、積層トランス130についてのみ説明する。

積層トランス130は、中央に貫通孔131aが形成され貫通孔13 1 aの周囲に一次巻線132 aが形成された非磁性体からなる一次巻 線用の誘電シート133と、中央に貫通孔131bが形成され貫通孔1 3 1 b の周囲に一次巻線 1 3 2 b が形成された非磁性体からなる一次 巻線用の誘電シート134と、誘電シート133に積層されるとともに 中央に貫通孔135 aが形成され貫通孔135 aの周囲に二次巻線1 3 6 a が形成された非磁性体からなる二次巻線用の誘電シート137 10 と、誘電シート134に積層されるとともに中央に貫通孔135bが形 成され貫通孔135bの周囲に二次巻線136bが形成された非磁性 体からなる二次巻線用の誘電シート138と、誘電シート133,13 4, 137, 138の周縁に収まる磁性枠139a, 139bと、貫通 孔131a,131b,135a,135bに収まる磁心140a,1 4 0 b と、誘電シート133, 134, 137, 138を挟持するとと 15 もに磁性枠139a,139b及び磁心140a,140bを介して互 いに接する磁性シート141,142とを備えている。

また、磁性枠139aと磁心140aとは、四本の支持部143aを介して接続され、磁性シート144を構成している。磁性枠139bと磁心140bとは、四本の支持部143bを介して接続され、磁性シート145を構成している。誘電シート137と磁性シート144との間には、誘電シート137と同じ大きさで中央に貫通孔146aが形成された二次巻線保護用の誘電シート147が介挿されている。誘電シート138と同じ大きさで中央に貫通孔146bが形成された二次巻線保護用の誘電シート145との間には、誘電シート138と同じ大きさで中央に貫通孔146bが形成された二次巻線保護用の誘電シート148が介挿されている。ここでいう「巻線保護」とは、巻線の絶縁性を高めるという意味である。

20

25

誘電シート133, 134, 137, 147及び磁性シート141には、一次巻線132a, 132bを接続するスルーホール149, 15

0, 151が設けられている。誘電シート133, 134, 137, 138, 147及び磁性シート141には、二次巻線136a, 136bを接続するスルーホール152, 153, 154が設けられている。磁性シート141の下面には、一次巻線用の外部電極155, 156及び二次巻線用の外部電極157, 158が設けられている。スルーホール149~154内には導電体が充填されている。磁性シート141, 142, 144, 145が積層トランス130のコアとなっている。

5

15

なお、図7及び図8は概略図であるので、厳密に言えば一次巻線132a,132b及び二次巻線136a,136bの巻数やスルーホール 10 149~154の位置が、図7と図8とで対応していない。また、図7では、膜厚方向(上下方向)を幅方向(左右方向)よりも拡大して示している。

各構成要素の実際の寸法を例示する。磁性シート141,142,144,145は、膜厚が100μm、幅が8mm、奥行きが6mmである。誘電シート133,134,137,138,147,148は、膜厚が33μm、幅が7mm、奥行きが5mmである。一次巻線132a,132b及び二次巻線136a,136bは、膜厚が15μm、線幅が200μmである。積層トランス110,130を構成するシートの積層枚数は、10~50枚程度が実用的である。

20 積層トランス130の一次側では、外部電極156→スルーホール151→一次巻線132a→スルーホール150→一次巻線132b→スルーホール149→外部電極155、の順又はこの逆の順で電流が流れる。一方、積層トランス130の二次側では、外部電極157→スルーホール154→二次巻線136a→スルーホール153→二次巻線136b→スルーホール152→外部電極158、の順又はこの逆の順で電流が流れる。一次巻線132a,132bを流れる電流は、磁性シート141,142,144,145に磁束159(図8)を発生させる。その磁束159は、巻数比に応じた起電力を二次巻線136a,136bに発生させる。このようにして、積層トランス130が動作する。

積層トランス130では、一次巻線132a,132bと二次巻線136a,136bとの間が非磁性体層(誘電シート134,137,138,147)であることにより、洩れ磁束を抑制できる。しかも、従来の積層トランスと異なり、一次巻線132a,132b及び二次巻線136a,136bとの間は、一次巻線132a同士、一次巻線132b同士、二次巻線136a同士、及び二次巻線136bの絶縁性が劣化することもなく、一次巻線132a,136bとの間隔も広がらない。したがって、巻線相互の絶縁性を維持したまま電磁結合係数kを増大できる。これに加え、誘電シート137,138が介在することによって、一次巻線132a,132bと二次巻線136a,136bとの絶縁性も高まる。

5

10

15

本実施形態の積層トランス130は、誘電シート133,…の積層枚数が多い場合に好適である。なぜなら、誘電シート133,…の積層枚数が多くても、誘電シート133,…の周縁に磁性枠139a,139 bが収まるとともに、貫通孔131a,…に磁心140a,140bが収まることにより、磁性シート141,142がほとんど屈曲しないので、製造が容易であるとともに、中央及び周縁での磁性体層の厚みも十分に得られるからである。

20 なお、磁性枠139aと磁心140aとは、支持部143aで連結せずに、分離してもよい。磁性枠139b及び磁心140bについても同様である。誘電シート147,148は省略してもよい。磁性シート144,145はどちらか一方のみとしてもよい。

図9は、本発明に係る多層積層回路基板の第五実施形態を示す分解斜 25 視図である。図10は、積層後の図1におけるX-X線縦断面図である。 以下、これらの図面に基づき説明する。

本実施形態の多層積層回路基板は、積層トランス210を除き、第一及び第三実施形態と同じである。したがって、積層トランス210についてのみ説明する。

積層トランス210は、中央及び周縁にそれぞれ形成された中央磁性 パターン211a及び周縁磁性パターン212aと中央及び周縁以外 の部分に形成された非磁性体の誘電パターン213aとからなる混成 シート214aと、中央及び周縁にそれぞれ形成された中央磁性パター ン211b及び周縁磁性パターン212bと中央及び周縁以外の部分 5 に形成された非磁性体の誘電パターン213bとからなる混成シート 2 1 4 b と、誘電パターン 2 1 3 a の一方の面上かつ中央の周囲に位置 する一次巻線215aと、誘電パターン213bの一方の面上かつ中央 の周囲に位置する二次巻線215bと、混成シート214a,214b、 一次巻線215a及び二次巻線215bを挟持するとともに中央磁性 10 パターン211a,211b及び周縁磁性パターン212a,212b を介して互いに接する一対の磁性シート216a, 216bとを備えた ものである。すなわち、一次巻線215aは誘電パターン213bの他 方の面上に位置し、二次巻線215bは誘電パターン213bの一方の 15 面上に位置する、と言い換えることができる。

また、混成シート214a,214b及び磁性シート216aには、一次巻線215aを接続するスルーホール218,219、及び二次巻線215bを接続するスルーホール220,221が設けられている。磁性シート216aの下面には、一次巻線用の外部電極222,223及び二次巻線用の外部電極224,225が設けられている。スルーホール218~221内には導電体が充填されている。中央磁性パターン211a,211b、周縁磁性パターン212a,212b及び磁性シート216,217が、積層トランス210のコアとなっている。

20

なお、図9及び図10は概略図であるので、厳密に言えば一次巻線2 25 15a及び二次巻線215bの巻数やスルーホール218~221の 位置が、図9と図10とで対応していない。また、図10では、膜厚方 向(上下方向)を幅方向(左右方向)よりも拡大して示している。

積層トランス 2 1 0 の一次側では、外部電極 2 2 2 → スルーホール 2 1 8 → 一次巻線 2 1 5 a → スルーホール 2 1 9 → 外部電極 2 2 3 、の順

又はこの逆の順で電流が流れる。一方、積層トランス 210 の二次側では、外部電極 224 →スルーホール 220 →二次巻線 215 b →スルーホール 221 →外部電極 225 、の順又はこの逆の順で電流が流れる。一次巻線 215 a を流れる電流は、磁性シート 216 a 216 b に磁束 226 (図 10) を発生させる。その磁束 226 は、巻数比に応じた起電力を二次巻線 215 b に発生させる。このようにして、積層トランス 210 が動作する。

5

10

15

積層トランス 2 1 0 では、一次巻線 2 1 5 a と二次巻線 2 1 5 b との間が非磁性体層(誘電パターン 2 1 3 b)であることにより、洩れ磁束を抑制できる。しかも、従来の積層トランスと異なり、一次巻線 2 1 5 a 及び二次巻線 2 1 5 b 上に誘電体ペーストを塗布して誘電体層を形成する必要がないので、一次巻線 2 1 5 a 同士及び二次巻線 2 1 5 b 同士の絶縁性が劣化することもなく、一次巻線 2 1 5 a と二次巻線 2 1 5 b との間隔も広がらない。したがって、巻線相互の絶縁性を維持したまま電磁結合係数 k を増大できる。これに加え、誘電パターン 2 1 3 b が介在することによって、一次巻線 2 1 5 a と二次巻線 2 1 5 b との絶縁性も高まる。

また、混成シート214aは、中央磁性パターン211a及び周縁磁性パターン212aの膜厚と、誘電パターン213bの膜厚とが等しく20 なっている。混成シート214bも同様である。そのため、混成シート214a,214bの膜厚がどこでも一定になるので、混成シート214a,214bを挟持する一対の磁性シート216a,216bも平坦になる。混成シート214aは、一枚のPETフィルム上に中央磁性パターン211aと周縁磁性パターン212aとをスクリーン印刷で形力による。には、これをPETフィルムから剥がしたものである。

なお、混成シート214bの両面に一次巻線215a及び二次巻線2 15bをそれぞれ形成することにより、混成シート214aを省略することもできる。二次巻線215bは、混成シート214b上ではなく、磁性シート216b上に形成してもよい。二次巻線215bと磁性シー

ト216bとの間に、二次巻線215bの絶縁性を高める混成シートを介挿してもよい。また、各構成要素の寸法は、後述する六実施形態に準ずる。

図11は、本発明に係る多層積層回路基板の第六実施形態を示す分解 斜視図である。図12は、積層後の図11における XII-XII 線縦断面 図である。以下、これらの図面に基づき説明する。

5

本実施形態の多層積層回路基板は、積層トランス230を除き、第一及び第三実施形態と同じである。したがって、積層トランス230についてのみ説明する。

10 積層トランス230は、中央及び周縁にそれぞれ形成された中央磁性 パターン231a及び周縁磁性パターン232aと中央及び周縁以外 の部分に形成された非磁性体の誘電パターン233aとからなる一次 巻線形成用の混成シート234aと、中央及び周縁にそれぞれ形成され た中央磁性パターン231b及び周縁磁性パターン232bと中央及 び周縁以外の部分に形成された非磁性体の誘電パターン233bとか 15 らなる二次巻線形成用の混成シート234bと、中央及び周縁にそれぞ れ形成された中央磁性パターン231 c及び周縁磁性パターン232 c と中央及び周縁以外の部分に形成された非磁性体の誘電パターン 2 33 cとからなる一次巻線形成用の混成シート234 cと、中央及び周 縁にそれぞれ形成された中央磁性パターン231d及び周縁磁性パタ 20 ーン232dと中央及び周縁以外の部分に形成された非磁性体の誘電 パターン233dとからなる二次巻線形成用の混成シート234dと、 中央及び周縁にそれぞれ形成された中央磁性パターン231 e及び周 縁磁性パターン23.2 e と中央及び周縁以外の中央に形成された非磁 性体の誘電パターン233eとからなる二次巻線保護用の混成シート 25 234 e と、誘電パターン 233 a の一方の面上かつ中央の周囲に位置 する一次巻線235aと、誘電パターン233bの一方の面上かつ中央 の周囲に位置する二次巻線235bと、誘電パターン233cの一方の 面上かつ中央の周囲に位置する一次巻線235cと、誘電パターン23

3 dの一方の面上かつ中央の周囲に位置する二次巻線235dと、混成シート234a~234e、一次巻線235a,235c及び二次巻線235b,235dを挟持するとともに中央磁性パターン231a~231e及び周縁磁性パターン232a~232eを介して互いに接する一対の磁性シート236a,236bとを備えたものである。

すなわち、一次巻線235 a は誘電パターン233bの他方の面上に位置し、二次巻線235b は誘電パターン233bの一方の面上に位置し、二次巻線235b は誘電パターン233cの他方の面上に位置し、一次巻線235c は誘電パターン233cの一方の面上に位置し、一次巻線235c は誘電パターン233dの他方の面上に位置し、二次巻線235d は誘電パターン233dの一方の面上に位置する、と言い換えることができる。

10

15

20

25

混成シート234a~234c及び磁性シート236aには、一次巻線235a,235cを接続するスルーホール240,241,242が設けられている。混成シート234a~234d及び磁性シート236aには、二次巻線235b,235dを接続するスルーボール243,244,245が設けられている。磁性シート236aの下面には、一次巻線用の外部電極246,247及び二次巻線用の外部電極248,249が設けられている。スルーホール240~245内には導電体が充填されている。中央磁性パターン231a~231e、周縁磁性パターン232a~232e及び磁性シート236a,236bが、積層トランス230のコアとなっている。

なお、図11及び図12は概略図であるので、厳密に言えば一次巻線235a,235c及び二次巻線235b,235dの巻数やスルーホール240~245の位置が、図11と図12とで対応していない。また、図12では、膜厚方向(上下方向)を幅方向(左右方向)よりも拡大して示している。

各構成要素の実際の寸法を例示する。磁性シート236a,236b は、膜厚が100μm、幅が8mm、奥行きが6mmである。混成シー

ト234a~234eは、膜厚が50μm、幅が8mm、奥行きが6m mである。一次巻線235a,235c及び二次巻線235b,235 dは、膜厚が 15μ m、線幅が 200μ mである。積層トランス210, 230を構成するシートの積層枚数は、10~50枚程度が実用的であ る。

5

25

積層トランス230の一次側では、外部電極246→スルーホール2 4 2 → 一次巻線 2 3 5 c → スルーホール 2 4 1 → 一次巻線 2 3 5 a → スルーホール240→外部電極247、の順又はこの逆の順で電流が流 れる。一方、積層トランス230の二次側では、外部電極249→スル ーホール 2 4 5 → 二次巻線 2 3 5 d → スルーホール 2 4 4 → 二次巻線 10 2 3 5 b → スルーホール 2 4 3 → 外部電極 2 4 8 、の順又はこの逆の順 で電流が流れる。一次巻線235a,235cを流れる電流は、中央磁 性パターン231a~231e、周縁磁性パターン232a~232e 及び磁性シート236a,236bに磁束250(図12)を発生させ る。その磁東250は、巻数比に応じた起電力を二次巻線235b, 2 15 35 dに発生させる。このようにして、積層トランス230が動作する。 積層トランス230では、一次巻線235a, 235cと二次巻線2 35b, 235dとの間が非磁性体層(誘電パターン233b~233 d) であることにより、洩れ磁束を抑制できる。しかも、従来の積層ト ランスと異なり、一次巻線235a,235cと二次巻線235b,2 . 20 35 d上に誘電体ペーストを塗布して誘電体層を形成する必要がない ので、一次巻線235 a 同士、一次巻線235 c 同士、二次巻線235 b 同士及び二次巻線 2 3 5 d 同士の絶縁性が劣化することもなく、一次 巻線235a,235cと二次巻線235b,235dとの間隔も広が らない。したがって、巻線相互の絶縁性を維持したまま電磁結合係数 k を増大できる。これに加え、誘電パターン234b~234dが介在す ることによって、一次巻線235a,235cと二次巻線235b,2 35 dとの絶縁性も高まる。

また、混成シート234aは、中央磁性パターン231a及び周縁磁

性パターン232aの膜厚と、誘電パターン233aの膜厚とが等しくなっている。混成シート234b~234eも同様である。そのため、混成シート234a~234eの膜厚がどこでも一定になるので、混成シート234a~234eを挟持する一対の磁性シート236a,236bも平坦になる。

なお、本発明は、言うまでもなく、上記第一乃至第六実施形態に限定 されるものではない。例えば、各シートの枚数、一次巻線及び二次巻線 の本数は幾つでもよい。一次巻線及び二次巻線の形状は、螺旋状に限ら ず、L字状のものを多数重ねたものとしてもよい。

10

5

産業上の利用可能性

本発明の多層積層回路基板によれば、積層トランスの軽く小さく薄い という利点を十分に生かすことにより、電子機器の更なる小型化を実現 することができる。

15

請求の範囲

1. 磁性シートと一次巻線及び二次巻線と非磁性体からなる誘電シートとを積層してなる積層トランスを内蔵するとともに、回路パターンが形成された配線シートを備えた多層積層回路基板。

- 2. 前記配線シートは前記積層トランスの上又は下に積層された、 請求項1記載の多層積層回路基板。
- 10 3. 前記配線シートの一部に前記積層トランスが設けられた、 市求項1又は2記載の多層積層回路基板。
 - 4. 積層部品が形成された積層部品シートを更に備えた、 請求項1万至3のいずれかに記載の多層積層回路基板。

15

5

5. 厚膜及びチップ受動素子並びにチップ能動素子が表面に実装された、

請求項1乃至4のいずれかに記載の多層積層回路基板。

20 6. 前記積層トランスは、第一の磁性シートと、この第一の磁性シート上に積層されるとともに中央に貫通孔が形成された非磁性体からなる第一の誘電シートと、この第一の誘電シート上の前記貫通孔の周囲に位置するとともに一次巻線及び二次巻線のどちらか一方又は両方からなる第一の巻線と、この第一の巻線上に積層されるとともに前記第一の窓電シートの周縁及び前記貫通孔で前記第一の磁性シートに接する第二の磁性シートと、この第二の磁性シート上に積層されるとともに中央に貫通孔が形成された非磁性体からなる第二の誘電シートと、この第二の誘電シート上の前記貫通孔の周囲に位置するとともに一次巻線及び二次巻線のどちらか他方又は両方からなる第二の巻線と、この第二の巻

線上に積層されるとともに前記第二の誘電シートの周縁及び前記貫通 孔で前記第二の磁性シートに接する第三の磁性シートとを含んでなる 積層体を備えた、

請求項1乃至5のいずれかに記載の多層積層回路基板。

5

7. 前記積層トランスは、前記積層体が更に複数積層され、上端を除く前記第三の磁性シートがその上の積層体で前記第一の磁性シートとして兼用された、

請求項6記載の多層積層回路基板。

10

8. 前記積層トランスは、中央に貫通孔が形成された非磁性体からなる誘電シートと、この誘電シートの一方の面上かつ前記貫通孔の周囲に位置するとともに一次巻線及び二次巻線のどちらか一方又は両方からなる第一の巻線と、前記誘電シートの他方の面上かつ前記貫通孔の周囲に位置するとともに一次巻線及び二次巻線のどちらか他方又は両方からなる第二の巻線と、前記誘電シート、前記第一の巻線及び前記第二の巻線を挟持するとともに当該誘電シートの周縁及び前記貫通孔で互いに接する一対の磁性シートとを備えた、

請求項1乃至5のいずれかに記載の多層積層回路基板。

20

15

- 9. 前記積層トランスは、前記誘電シートの周縁に収められた磁性枠と、前記貫通孔に収められた磁心とを更に備え、前記一対の磁性シートが前記誘電シートを挟持するとともに前記磁性枠及び前記磁心を介して互いに接する、
- 25 請求項8記載の多層積層回路基板。
 - 10. 前記磁性枠及び前記磁心が支持部を介して互いに連結された磁性シートからなる、

請求項9記載の多層積層回路基板。

11. 前記積層トランスは、中央及び周縁を磁性パターンとし前記中央及び周縁以外の部分を非磁性体からなる誘電パターンとした混成シートと、前記誘電パターンの一方の面上かつ前記中央の周囲に位置するとともに一次巻線及び二次巻線のどちらか一方又は両方からなる第一の巻線と、前記誘電パターンの他方の面上かつ前記中央の周囲に位置するとともに一次巻線及び二次巻線のどちらか他方又は両方からなる第二の巻線と、前記混成シート、前記第一の巻線及び前記第二の巻線を挟持するとともに前記磁性パターンを介して互いに接する一対の磁性シートとを備えた、

請求項1乃至5のいずれかに記載の多層積層回路基板。

12. 前記積層トランスは、中央及び周縁を磁性パターンとし前記中央及び周縁以外の部分を非磁性体からなる誘電パターンとした混成シートが、前記第一の巻線又は前記第二の巻線と前記磁性シートとの間に介挿された、

請求項11記載の多層積層回路基板。

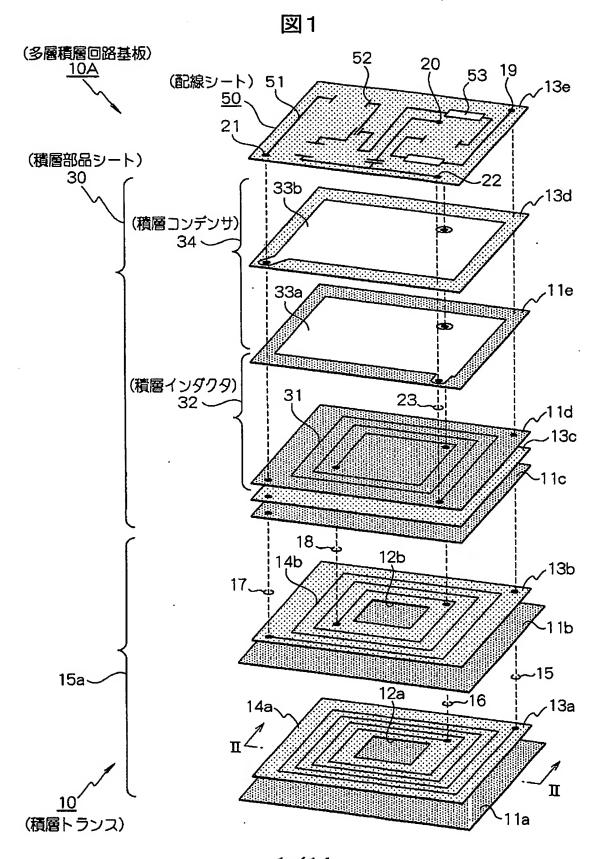
5

10

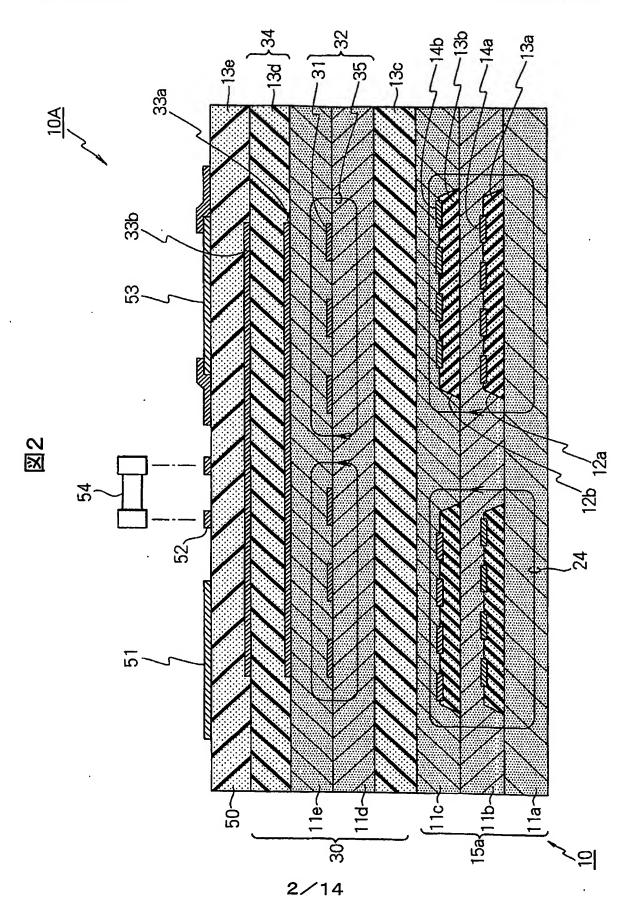
15

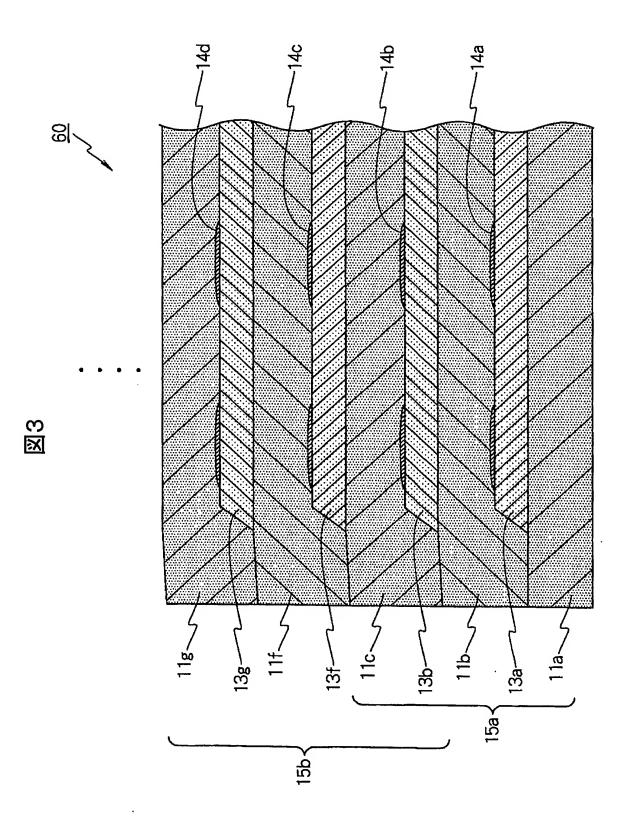
13. 前記混成シートは、前記磁性パターンの膜厚と前記誘電パター 20 ンの膜厚とが等しい、

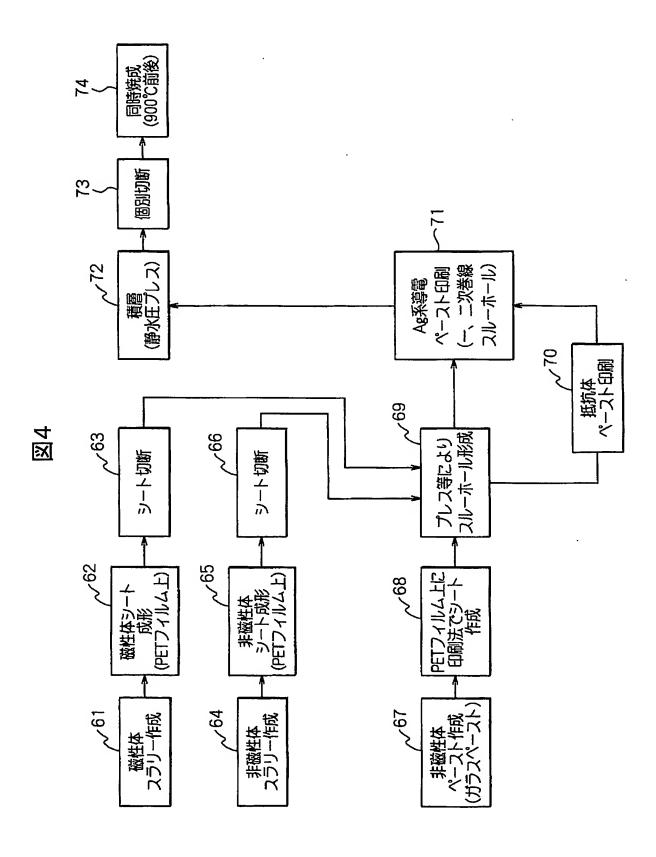
請求項11又は12記載の多層積層回路基板。

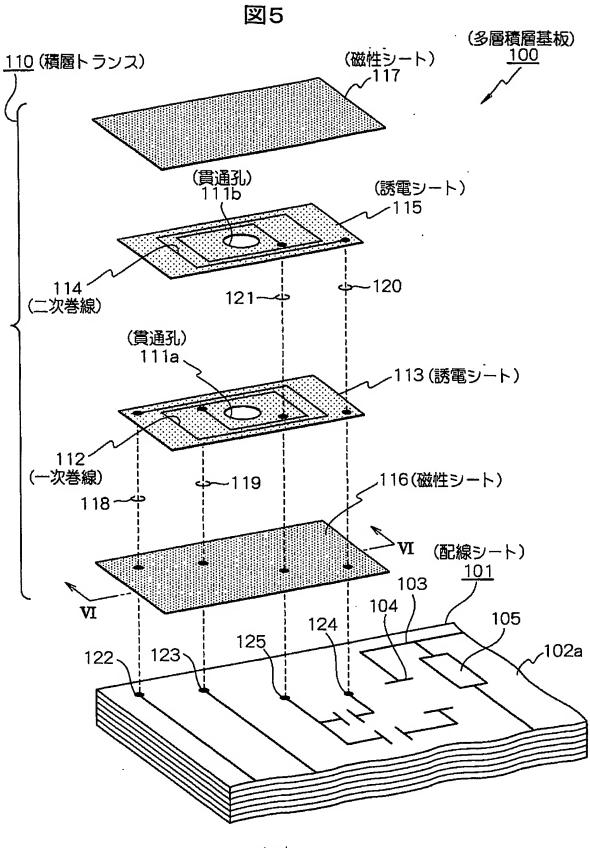


1/14

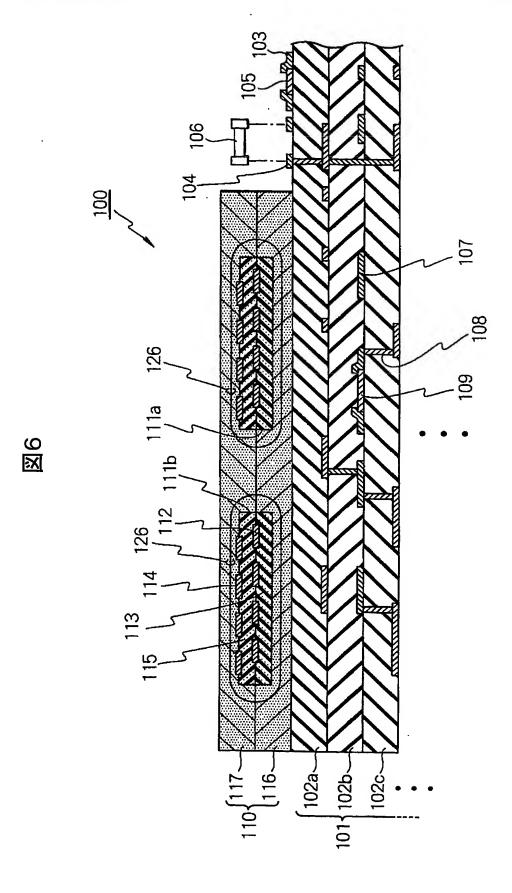


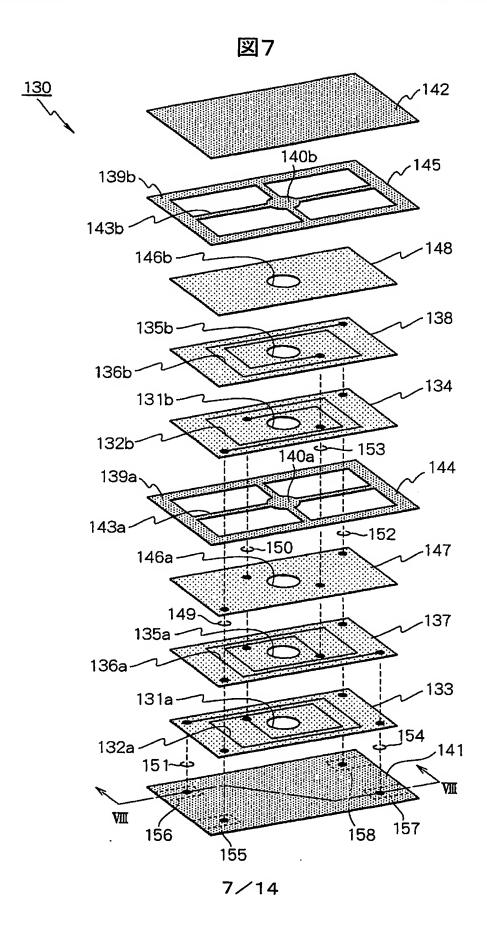




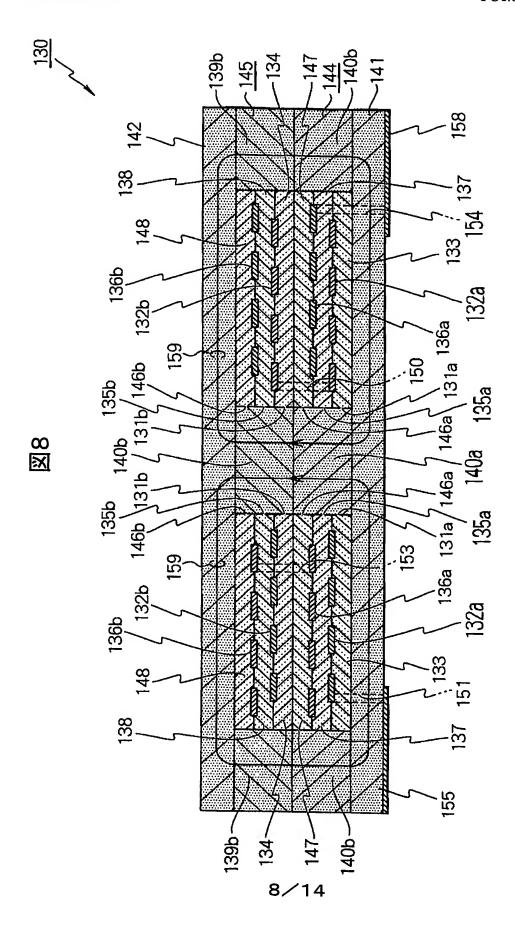


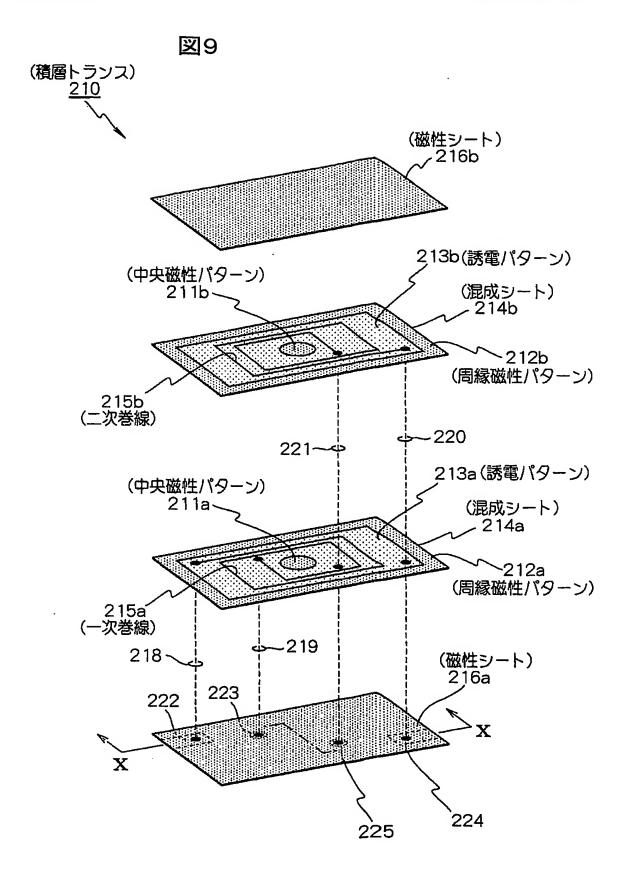
5/14



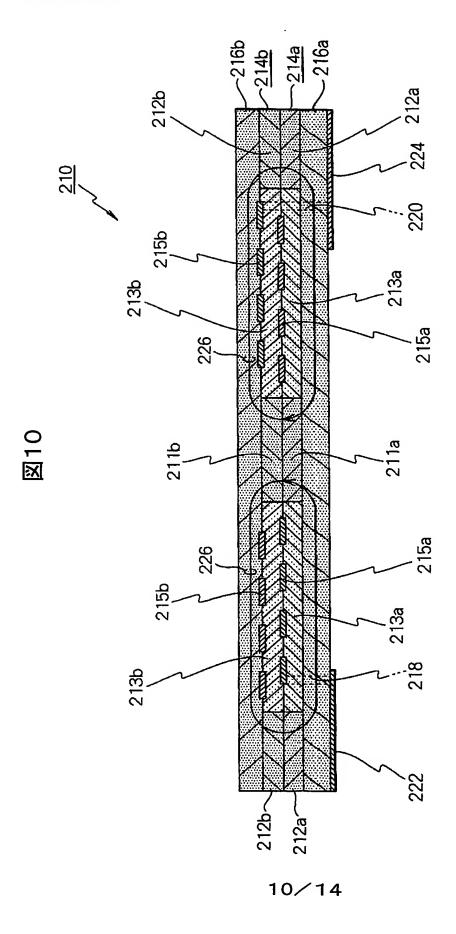


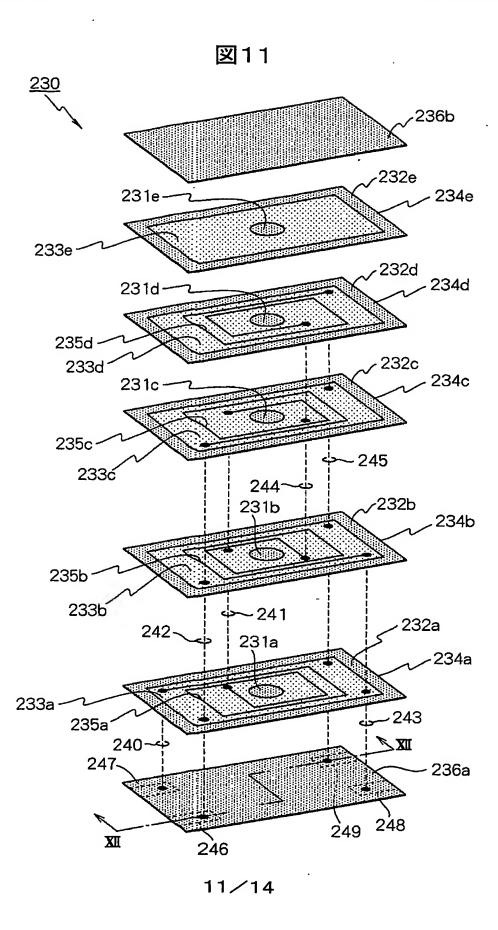
WO 2005/032226

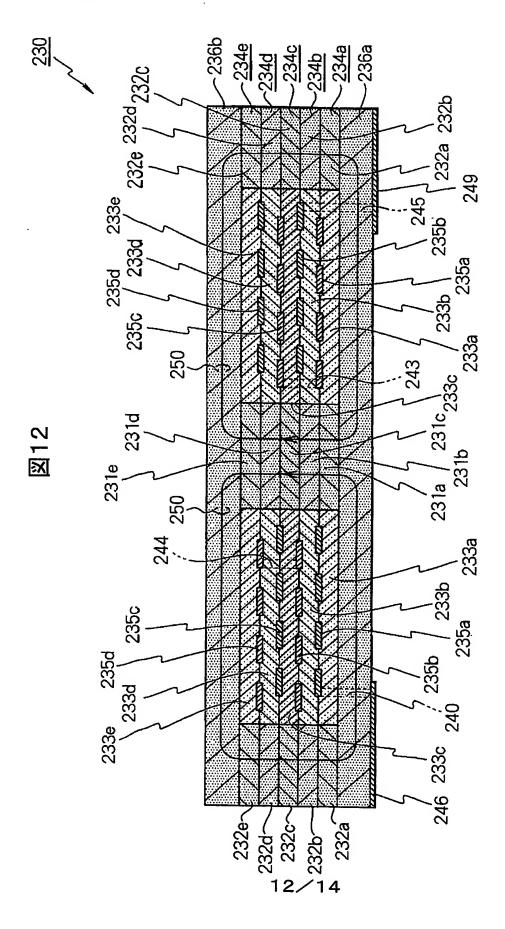


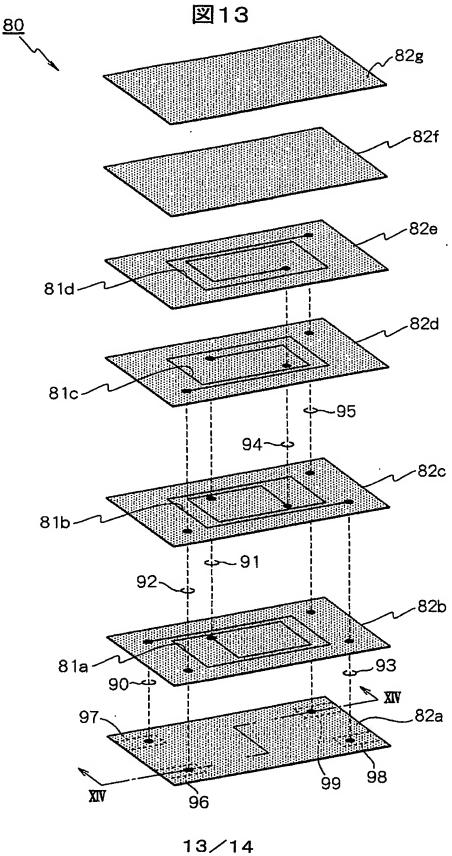


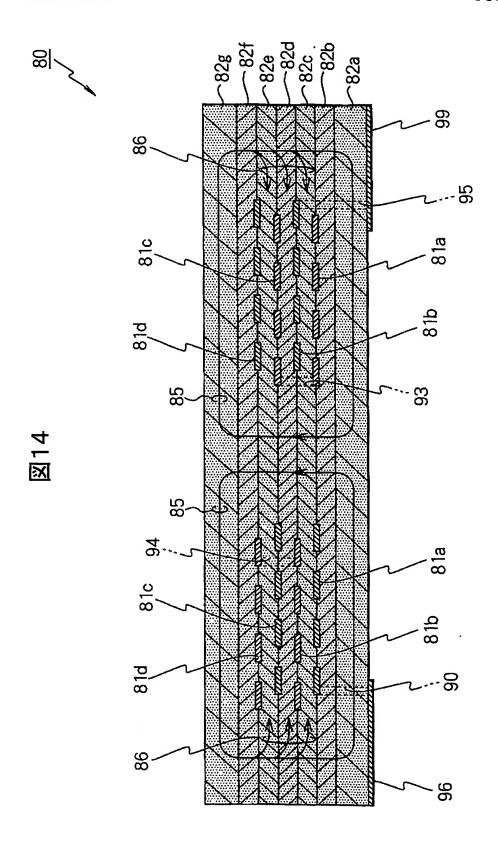
9/14











INTERNATIONAL SEARCH REPORT

International application No.
PCT/JP03/12431

A. CLASSIFICATION OF SUBJECT MATTER				
Int.Cl ⁷ H05K3/46, H05K1/16, H01F17/00				
According to International Patent Classification (IPC) or to both national classification and IPC				
B. FIELDS SEARCHED				
Minimum documentation searched (classification system followed by classification symbols)				
Int.Cl ⁷ H05K3/46, H05K1/16, H01F17/00				
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched				
Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2003				
Koka	Kokai Jitsuyo Shinan Koho 1971-2003 Toroku Jitsuyo Shinan Koho 1994-2003			
Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)				
C. DOCUMENTS CONSIDERED TO BE RELEVANT				
Category*	Citation of document, with indication, where a	nnonciete of the colorest		
			Relevant to claim No.	
X	DE 10122393 A1 (PHILIPS COR	P.),	1-5	
. A	14 November, 2002 (14.11.02)	,	6-13	
	Full text; Fig. 2 & JP 2003-059721 A			
	a of 2003-039721 A			
A	JP 7-201566 A (Taivo Vudon (70 744 \	4 -	
	JP 7-201566 A (Taiyo Yuden Co., Ltd.), 04 August, 1995 (04.08.95),			
	Full text; Fig. 1			
	(Family: none)			
	-	ł		
A	JP 8-241814 A (Murata Mfg. (Co., Ltd.),	1-5	
	17 September, 1996 (17.09.96),		
	Full text			
	(Family: none)			
ł				
			•	
Furthe	er documents are listed in the continuation of Box C.	See patent family annex.		
* Special categories of cited documents: "I" later document published after the international filing date or				
"A" docume	ent defining the general state of the art which is not	priority date and not in conflict with the	e application but cited to	
"E" earlier	red to be of particular relevance document but published on or after the international filing	understand the principle or theory under	riving the invention	
date	•	"X" document of particular relevance; the considered novel or cannot be considered.	laimed invention cannot be	
"L" docume	ent which may throw doubts on priority claim(s) or which is establish the publication date of another citation or other	step when the document is taken alone		
special	reason (as specified)	"Y" document of particular relevance; the considered to involve an inventive step	laimed invention cannot be	
"O" docume	ent referring to an oral disclosure, use, exhibition or other	combined with one or more other such	documents, such	
	nt published prior to the international filing date but later	"&" combination being obvious to a person document member of the same patent f	skilled in the art	
than the priority date claimed				
Date of the actual completion of the international search Date of		Date of mailing of the international searc	h report	
23 October, 2003 (23.10.03) 04 November, 2003 (04.11.03)				
Name and mailing address of the ISA/		Authorized officer		
	nese Patent Office			
Fooding the Ma				
Facsimile No. Telephone No.				
Form PCT/ISA/210 (second sheet) (July 1998)				

発明の風する分野の分類(国際特許分類(IPC)) Α. Int. Cl H05K3/46, H05K1/16, H01F17/00 調査を行った分野 調査を行った最小限資料(国際特許分類(IPC)) Int. Cl H05K3/46, H05K1/16, H01F17/00 最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2003年 日本国実用新案登録公報 1996-2003年 日本国登録実用新案公報 1994-2003年 国際調査で使用した電子データベース (データベースの名称、調査に使用した用語) 関連すると認められる文献 引用文献の 関連する カテゴリー* 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示 請求の範囲の番号 X DE 10122393 A1 (PHILIPS CORP.) 1 - 52002.11.14,全文,第2図 Α & JP 2003-059721 A 6 - 13Α JP 7-201566 A (太陽誘電株式会社) 1 - 51995.08.04,全文,第1図(ファミリーなし) JP 8-241814 A (株式会社村田製作所) Α 1 - 51996.09.17,全文(ファミリーなし) | | C欄の続きにも文献が列挙されている。 | プテントファミリーに関する別紙を参照。 * 引用文献のカテゴリー の日の後に公表された文献 「A」特に関連のある文献ではなく、一般的技術水準を示す 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 「E」国際出願日前の出願または特許であるが、国際出願日 の理解のために引用するもの 以後に公表されたもの 「X」特に関連のある文献であって、当該文献のみで発明 「L」優先権主張に疑義を提起する文献又は他の文献の発行 の新規性又は進歩性がないと考えられるもの 日若しくは他の特別な理由を確立するために引用する 「Y」特に関連のある文献であって、当該文献と他の1以 文献 (理由を付す) 上の文献との、当業者にとって自明である組合せに 「〇」口頭による開示、使用、展示等に言及する文献 よって進歩性がないと考えられるもの 「P」国際出願日前で、かつ優先権の主張の基礎となる出願 「&」同一パテントファミリー文献 04.11.03 国際調査を完了した日 国際調査報告の発送日 23. 10. 03 国際調査機関の名称及びあて先 特許庁審査官(権限のある職員) 3 S 8811 日本国特許庁 (ISA/JP) 長屋 陽二郎 郵便番号100-8915 東京都千代田区飯が関三丁目4番3号 電話番号 03-3581-1101 内線 6232